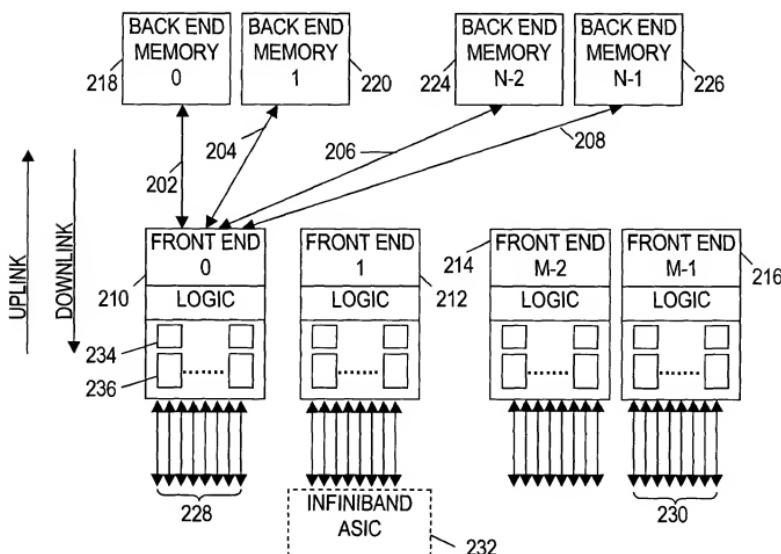


**FIGURE 1**

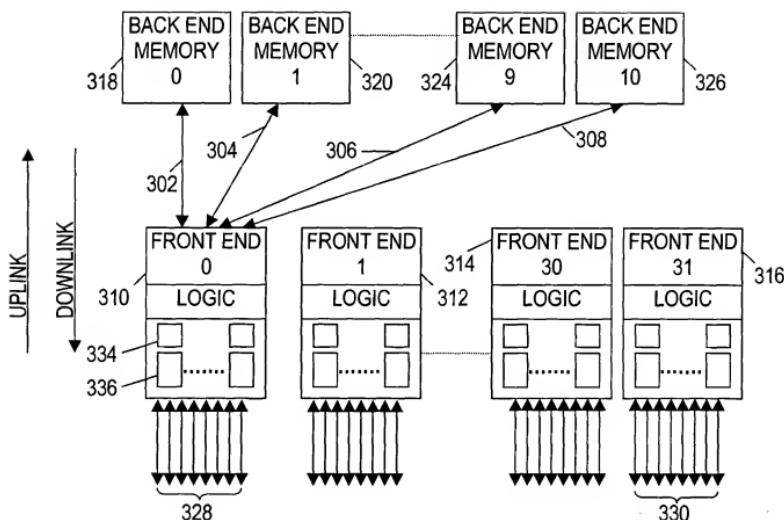
SWITCH 200



**FIGURE 2**

SWITCH 300

## FIGURE 3

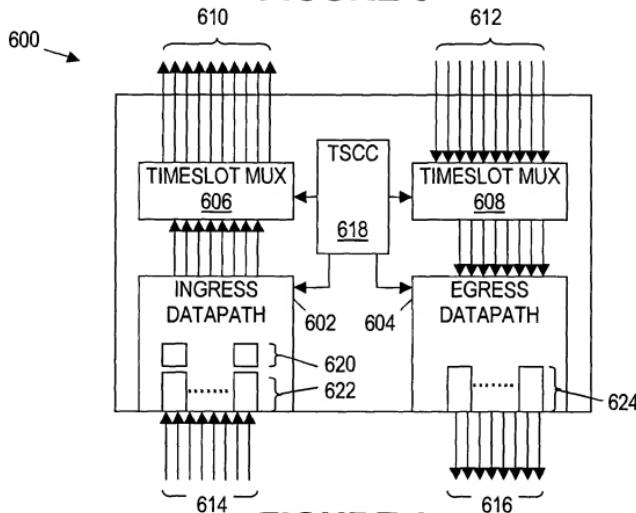


UPLINK	DWELL TIME										
	0	1	2	3	4	5	6	7	8	9	10
302	TS0	TS1	TS2	TS3	TS4	TS5	TS6	TS7	TS8		
304		TS0	TS1	TS2	TS3	TS4	TS5	TS6	TS7	TS8	
...		TS0	TS1	TS2	TS3	TS4	TS5	TS6	TS7	TS8	
...	TS8		TS0	TS1	TS2	TS3	TS4	TS5	TS6	TS7	
...	TS7	TS8		TS0	TS1	TS2	TS3	TS4	TS5	TS6	
...	TS6	TS7	TS8		TS0	TS1	TS2	TS3	TS4	TS5	TS6
...	TS5	TS6	TS7	TS8		TS0	TS1	TS2	TS3	TS4	TS5
...	TS4	TS5	TS6	TS7	TS8		TS0	TS1	TS2	TS3	TS4
...	TS3	TS4	TS5	TS6	TS7	TS8		TS0	TS1	TS2	TS3
306	TS2	TS3	TS4	TS5	TS6	TS7	TS8		TS0	TS1	TS1
308	TS1	TS2	TS3	TS4	TS5	TS6	TS7	TS8			TS0

**FIGURE 4**

DOWNLINK	DWELL TIME										
	0	1	2	3	4	5	6	7	8	9	10
302	TS0	TS1	TS2	TS3	TS4	TS5	TS6	TS7	TS8	TS9	TS10
304	TS10	TS0	TS1	TS2	TS3	TS4	TS5	TS6	TS7	TS8	TS9
...	TS9	TS10	TS0	TS1	TS2	TS3	TS4	TS5	TS6	TS7	TS8
...	TS8	TS9	TS10	TS0	TS1	TS2	TS3	TS4	TS5	TS6	TS7
...	TS7	TS8	TS9	TS10	TS0	TS1	TS2	TS3	TS4	TS5	TS6
...	TS6	TS7	TS8	TS9	TS10	TS0	TS1	TS2	TS3	TS4	TS5
...	TS5	TS6	TS7	TS8	TS9	TS10	TS0	TS1	TS2	TS3	TS4
...	TS4	TS5	TS6	TS7	TS8	TS9	TS10	TS0	TS1	TS2	TS3
...	TS3	TS4	TS5	TS6	TS7	TS8	TS9	TS10	TS0	TS1	TS2
306	TS2	TS3	TS4	TS5	TS6	TS7	TS8	TS9	TS10	TS0	TS1
308	TS1	TS2	TS3	TS4	TS5	TS6	TS7	TS8	TS9	TS10	TS0

**FIGURE 5**



**FIGURE 6**

UPLINK			DLINK		
TIMESLOT	STATUS	POSITION	TIMESLOT	STATUS	POSITION
TS0	ACTIVE	0	TS0	ACTIVE	0
TS1	ACTIVE	10	TS1	ACTIVE	10
TS2	ACTIVE	9	TS2	ACTIVE	9
TS3	IDLE	8	TS3	ACTIVE	8
TS4	ACTIVE	7	TS4	IDLE	7
TS5	IDLE	6	TS5	ACTIVE	6
TS6	ACTIVE	5	TS6	ACTIVE	5
TS7	ACTIVE	4	TS7	IDLE	4
TS8	ACTIVE	3	TS8	IDLE	3
			TS9	ACTIVE	2
			TS10	ACTIVE	1

**FIGURE 7**